

BH67F2472_EVM_V2.0 開發板-使用說明

日期	描述	作者
2020/10/23	初始版本	陳偉健

目錄

1.開發板簡介.....	2
2.外設接口.....	2
3.例程（13 個）	3
4.原理圖.....	4

1.開發板簡介

BH67F2472_EVM_V2.0開發板的MCU為BH67F2472(80 LQFP-A)。該MCU是一款帶OCDS功能LCD型血糖儀Flash單片機，包含了多種外設：血糖儀AFE集成電路(ADC，DAC，OPA)，LCD，USIM (SPI/IIC/UART)，獨立SPI，TM，Time-Base，LVR。

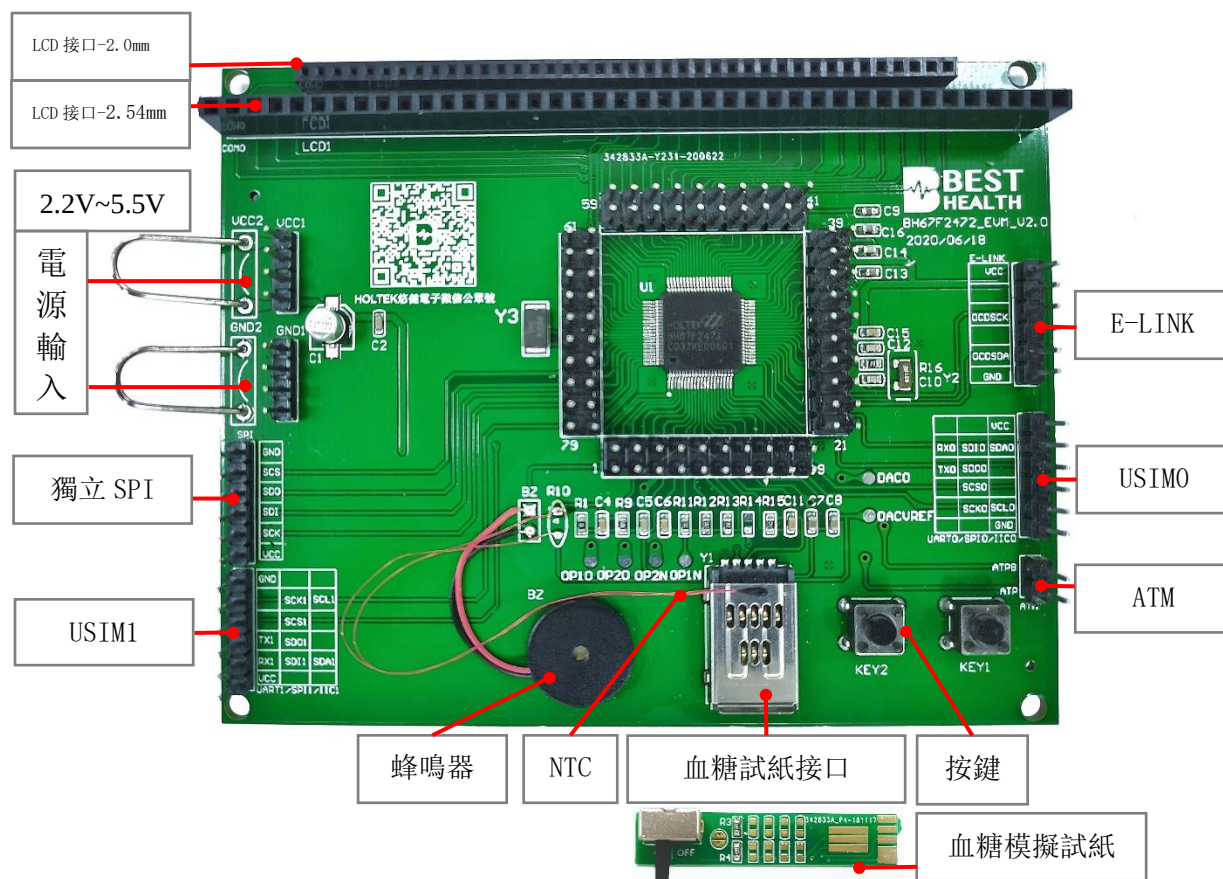


圖 1.1 開發板圖

2.外設接口

- 電源輸入（2.2V-5.5V）
- E-LINK OCDS 接口
- 血糖試紙接口
- LCD 顯示屏接口
- NTC-30K
- USIM0（UART0/ IIC0/ SPI0），USIM1（UART1/ IIC1/ SPI1）和獨立 SPI
- 蜂鳴器
- 兩個輕觸按鍵
- 音頻型 TM-ATM 接口

3.例程（13 個）

BH67F2472		Note
1	Sys Clock	HXT，HIRC_4M，HIRC_8M，HIRC_12M，LXT，LIRC
2	GPIO	IO 口初始化
3	EEPROM	讀取、寫入 EEPROM-Data
4	IAP	在线应用编程：讀寫 Flash
5	ADC	多通道 A/D 轉化
6	LVD	ADC 獲取 VDD 的電壓
7	LVR	設置復位電壓值
8	INT	外部中斷初始化，中斷函數
9	Timer	PTM-Timer/PWM；TM 和 TIMEBASE 中斷函數
10	UART	UART 收發數據
11	LCD	LCD 顯示
12	NTC	ADC 獲取 NTC 阻值，轉化為溫度
13	OPA	使用 OPA 功能量測血糖
14	HAIL_WAKEUP	進入休眠模式/空閒模式

4.原理圖

