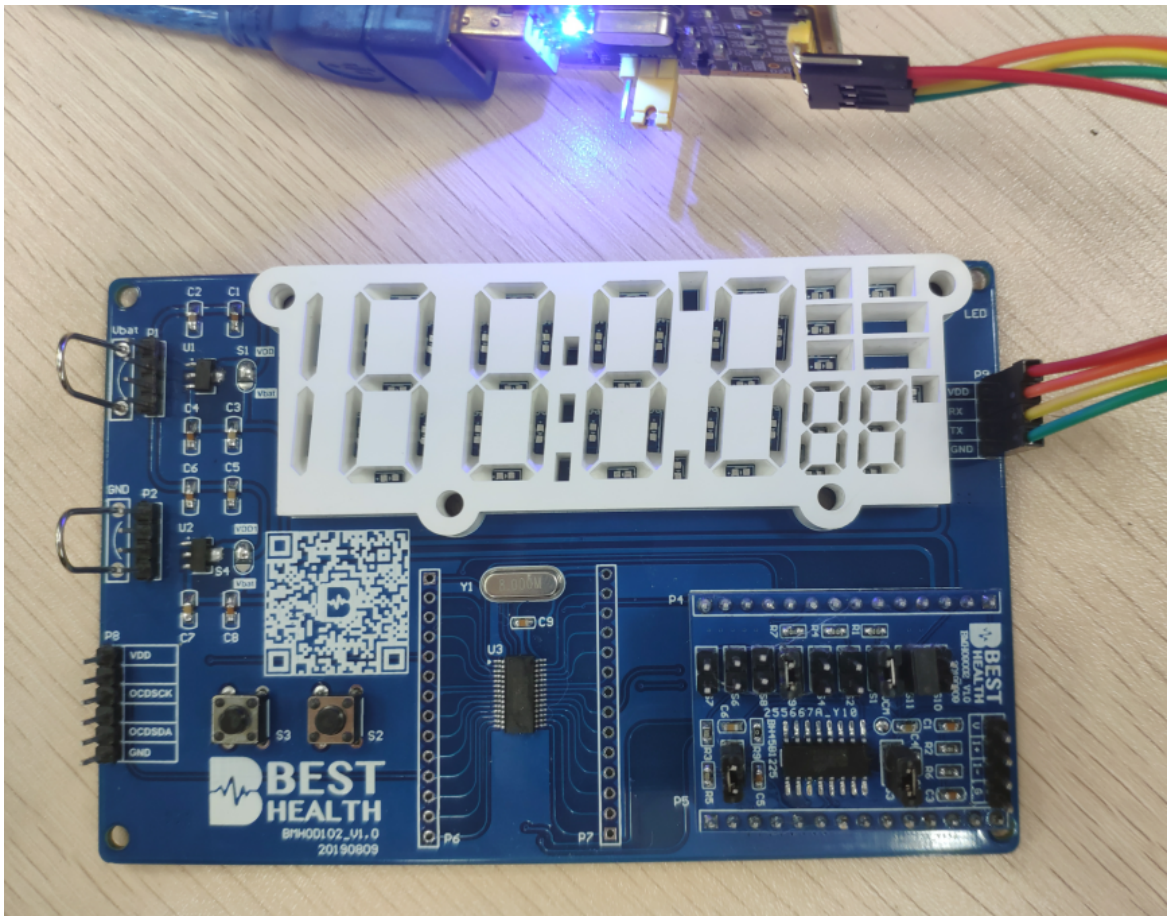
BH45B1225_24bit-ADC 開發套件操作說明

一、 套件介紹

此套件採用 IIC 通訊（HT66F0185 為主機，BH45B1225 為從機）和 UART 通訊。過程如下：

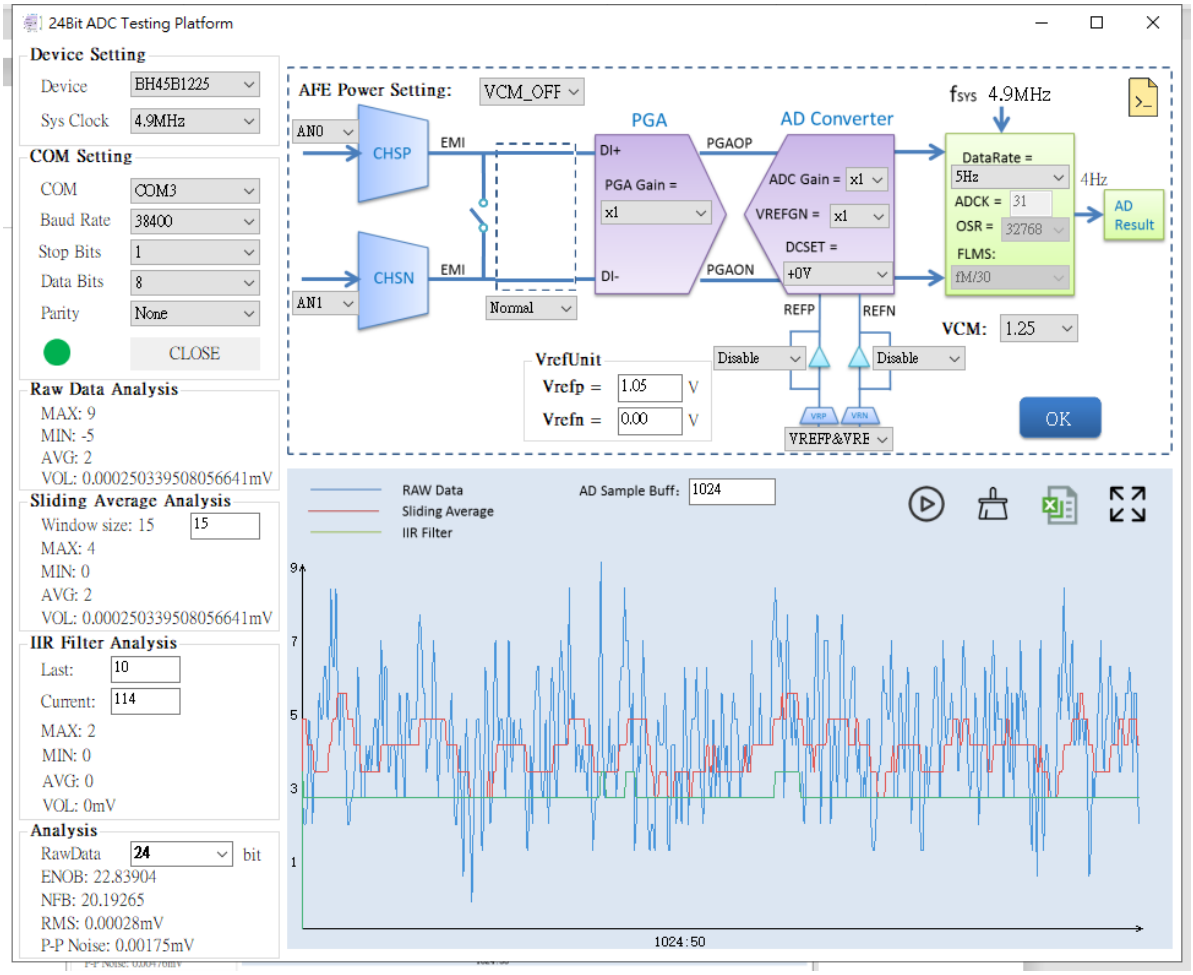
1. 用戶通過界面設置上位機，設置的內容通過 UART 通訊發送給主機
2. 主機將接收到的內容通過 IIC 通訊發送給從機，進行 ADC 配置，並使能從機採集 ADC 數據
3. 從機將 ADC 數據傳回到主機
4. 主機通過 UART 通訊將 ADC 數據傳輸到上位機觀察

接線如下圖所示：



二、　上位機使用方法

打開上位機，按照下圖進行配置（此接法為測試 BH45B1225 的 ENOB）：



操作步驟：

1. 依次配置 Device Setting、COM Setting，按下 OPEN 鍵即配置完成。
2. 配置 AFE Power Setting，按下 OK 鍵即配置完成。
3. 按下播放按鈕  開始獲取 ADC 數據。